

シグナル・インテグリティの 基礎と応用セミナー

無料

高速化するシリアル通信の課題を解説

共催：株式会社東陽テクニカ、テレデザイン・レクロイ・ジャパン株式会社

■ セミナー開催主旨

シグナル・インテグリティに対する課題は、高速伝送を必要とするエンジニアにとって、対処が難しく、勘と経験に頼らざるを得ないものでした。PCIExpress Gen.3やXAUIなどのマルチレーンの高速シリアル伝送においては、クロストークによる影響が無視できない課題になってきます。

このセミナーは、エンジニアの皆様が直面する課題に対処するには、どのような考え方や準備が必要なのかについて解説します。シグナル・インテグリティの分野で第一人者のエリック・ボガティン博士が世界中で行っているセミナーの一部も日本語で解説します。

主に高速シリアル伝送路の設計や開発、製造に従事するエンジニアの皆様にも最適なコースとなっています。

■ セミナー開催概要

2012年10月12日(金)

10:00 - 16:30 (9:30より受付開始)

* 昼食は、主催者側で用意します。

■ 受講対象者

高速シリアル伝送回路の設計や開発、製造に従事するエンジニアの方々

■ 定員 40名(定員になり次第締め切らせていただきます)

■ 参加費 無料

■ お申し込み/問い合わせ

申し込みサイト (9月5日より受付開始)

<http://www.lecroy.com/japan/seminar/si-seminar/>

テレデザイン・レクロイ・ジャパン株式会社

SIセミナー担当

TEL : 042-402-9400

E-Mail : contact.jp@lecroy.com

※ セミナー内容及び講師は予告なく変更されることがございますので予めご了承願います。

※ 同業の方などの場合、受講をお断りする場合がありますので、予めご了承下さい。

※ ご登録頂いた情報は、今後主催者及び協賛社から個別に情報の提供をさせていただく範囲内で利用させていただきます。

※ 参加希望者が多いような場合は各社あたりの参加者に制限を設けさせていただく場合がございますので予めご了承を願います。

セミナースケジュール

| | |
|-------------|--|
| 9:30~10:00 | 受付開始 |
| 10:00~10:10 | ご挨拶、注意事項の連絡 |
| 10:10~11:10 | 高速シリアル伝送におけるシグナル・インテグリティの課題 |
| 11:10~12:10 | シグナル・インテグリティ・エッセンシャル |
| 12:10~13:10 | 休憩および商品デモンストレーション |
| 13:10~13:40 | 高速マルチレーンにおけるクロストーク問題 |
| 13:40~14:40 | テレデザイン・レクロイのシリアル解析 ~SDAIII-CompleteLinQの紹介~ |
| 14:40~15:10 | 休憩および商品デモンストレーション |
| 15:10~15:55 | シグナル・インテグリティ・ネットワーク・ アナライザ SPARQの紹介 |
| 15:55~16:30 | PCIe Gen3, USB3における実践~物理層 |
| 16:30 | 終了 |

会場アクセス



〒103-8284 東京都中央区日本橋本石町1-1-2

TEL : 03-3245-1249

- 地下鉄 銀座線/東西線:日本橋駅 A1出口から徒歩5分
半蔵門線:三越前駅 B3出口から徒歩1分/B5出口から徒歩3分
- JR 東京駅・八重洲北口から徒歩5分

■ 開催場所

株式会社東陽テクニカ TIセンター 8階セミナールーム

※セミナー会場は、東陽テクニカ テクノロジー・インターフェース・センターです。本社ビルではございませんので、お間違えのないようにご来場ください。

2012年9月発行 LJDN-FL-GE-0397-0002

